

/* **ATB_Prg_5.c** Created: 06.07.2014 10:41:32 Author: AS */

// Test Port D

```
# define F_CPU 16000000UL // Angabe der Quarzfrequenz, wichtig für die Zeit
# include <avr/io.h> // Ausgänge
# include <util/delay.h> // Zusätzlich Datei für Pause
int main (void) // Hauptprogramm
{
    DDRD = 0b11111111; // Konfiguration des Ausganges - DDR C 1=ein 0=aus
    while (1) // Endlosschleife
    { // Beginn Programm
        PORTD = 0b11111110; // PD 0 / nur LED 1 an, andere aus
        _delay_ms (150); // Pause 150 ms, 1=aus, 0=ein
        PORTD = 0b11111101; // PD 1 / nur LED 2 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b11111011; // PD 2 / nur LED 3 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b11110111; // PD 3 / nur LED 4 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b11101111; // PD 4 / nur LED 5 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b11011111; // PD 5 / nur LED 6 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b10111111; // PD 6 / nur LED 7 an, andere aus
        _delay_ms (100); // Pause 150 ms
        PORTD = 0b01111111; // PD 7 / nur LED 8 an, andere aus
        _delay_ms (150); // Pause 150 ms
        PORTD = 0b11111111; // alle LED aus
        _delay_ms (50); // Pause 50 ms
    }
}
```